

LEHRSTUHL FÜR RECHNERARCHITEKTUR UND PARALLELE SYSTEME

Grundlagenpraktikum: Rechnerarchitektur

Gruppe 199 – Abgabe zu Aufgabe A505
Sommersemester 2022

Dorian Zedler

Finn Dröge

Thomas Florian

1 Einleitung

2 Lösungsansatz

2.1 V0 - Naive Implementierung

2.2 V1 - Optimierte Implementierung SIMD?

2.3 V2 - Partielles Einlesen der Datei

2.4 V3 - Threading

2.5 V4 - Kombination aller Optimierungen

3 Korrektheit

4 Performanzanalyse

5 Zusammenfassung und Ausblick

Literatur